

Section : Technicien Supérieur Electronique		Discipline : Génie Electronique	
Devoir surveillé d'électronique N°2			
Domaine d'application : Logique, codes et transcodeurs	Type de document : Evaluation	Classe : Première année	Date : 18-12-00

Conditions de travail

Les 4 parties de cette évaluation (**I à IV**) sont indépendantes et pourront être traitées dans un ordre quelconque. Cependant les réponses, qui sont à rédiger sur une copie, **devront être numérotées très clairement**, en utilisant la numérotation des questions du sujet et **leurs notations exactes** à l'exception de toute autre.

Comme dans tous les sujets, il est vivement conseillé de lire l'ensemble des questions d'une partie avant de commencer à vouloir répondre à la première question.

Aucun document (sur support papier ou sur support électronique) autre que le texte du sujet n'est autorisé, et l'usage des calculatrices et des téléphones portables est interdit (même pour consulter l'heure, même pour « jouer »...) : aucune calculatrice et aucun téléphone portable ne doit être visible sur les tables. Si l'une de ces conditions n'était pas respectée, le candidat est conscient que sa note serait alors de zéro, et ce sans aucune discussion possible ni possibilité de rattrapage.

Barème sur 30 points

Question	I - 1	I - 2	II - 1	II - 2	II - 3	III - 1	III - 2	III - 3	IV - 1	IV - 2	IV - 3	IV - 4
Valeur en point	2	2	1	2	3	1	2	3	2	3	4	5

Travail demandé

$$R = P \cdot (\overline{B_E} + \overline{B_M} \oplus \overline{B_C}) \rightarrow \text{cf derniers}$$

I - Problème de logique combinatoire

$$C = P \cdot \overline{B_M} \cdot \overline{B_C} \cdot B_E$$

$$M = P \cdot B_M \cdot \overline{B_C} \cdot B_E$$

On étudie un distributeur de boissons dont le fonctionnement est le suivant :

$$E = B_M \cdot B_C \cdot B_E + M + C$$

Trois boutons commandent trois électrovannes branchées à trois cuves contenant des liquides différents (eau, cassis, menthe). Le distributeur permet d'obtenir trois boissons **E** (eau), **C** (cassis à l'eau), **M** (menthe à l'eau) par trois boutons: **Be** (eau), **Bc** (cassis) et **Bm** (menthe). Si on veut un mélange, on appuie sur deux boutons simultanément : **Be** et **Bc** (pour le cassis à l'eau), ou bien sur **Be** et **Bm** (pour la menthe à l'eau) ; tous les autres mélanges sont interdits.

L'eau seule est gratuite ; pour obtenir l'un des deux mélanges, il faut introduire une pièce **P** qui est restituée (fonction **R**) à chaque fausse manœuvre (mélanges interdits) ou fourniture d'eau seule.

$$R = P \cdot \overline{BE} + P \cdot B_M \cdot B_C + P \cdot \overline{B_M} \cdot \overline{B_C}$$



Si on n'apprécie ni sur
pas sur l'eau
→ aucune boisson
distribuer

↑
le mélange
Cassis, Menthe
est interdit



si on n'apprécie ni sur
 B_M ni sur B_C , on demande
soit de l'eau gratuite,
soit rien : dans les 2
cas il faut remettre
la pièce.

2 I - 1 - Exprimer les équations de **E**, **C**, **M** et **R** en fonction de **Be**, **Bc**, **Bm** et **P**.

O/S pour par équation juste

2 I - 2 - Dessiner le logigramme du système en utilisant le minimum de portes logiques.

Un le logigramme correspond aux équation.

Remarque : Il n'est pas demandé de dessiner une table de vérité, une simple analyse de l'énoncé suffit à en dégager les équations logiques demandées.

II - Réalisation d'un transcodeur Binaire / BCD

On dispose de deux boîtiers de type 74LS02 [4 portes OU-NON à 2 entrées] et d'un boîtier de type 74LS04 [6 inverseurs]. Avec ces boîtiers, on désire construire un décodeur permettant de passer du code binaire naturel à 4 bits [nombres allant de 0000 à 1111] au code BCD à 2 chiffres [de 00 à 15].

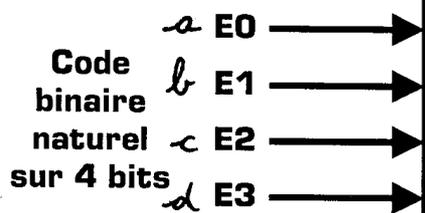
Les entrées [notés E_x] et les sorties [notés S_x] de ce transcodeur ont leur indice proportionnel à leur poids : en entrée E_0 est le bit de poids faible, et en sortie S_0 à S_3 représentent les unités [S_0 étant le LSB] et S_4 à S_7 représentent les dizaines [S_4 étant le LSB].

Symbole du transcodeur Binaire naturel 4 bits / BCD 2 chiffres

$S_7 = S_6 = S_5 = 0$

$S_0 = E_0$

$S_1 = E_1 \cdot \overline{E_3} + \overline{E_1} \cdot E_2 \cdot E_3$



$S_2 = E_2 \cdot (E_1 + \overline{E_3})$

$S_3 = \overline{E_1} \cdot \overline{E_2} \cdot E_3$

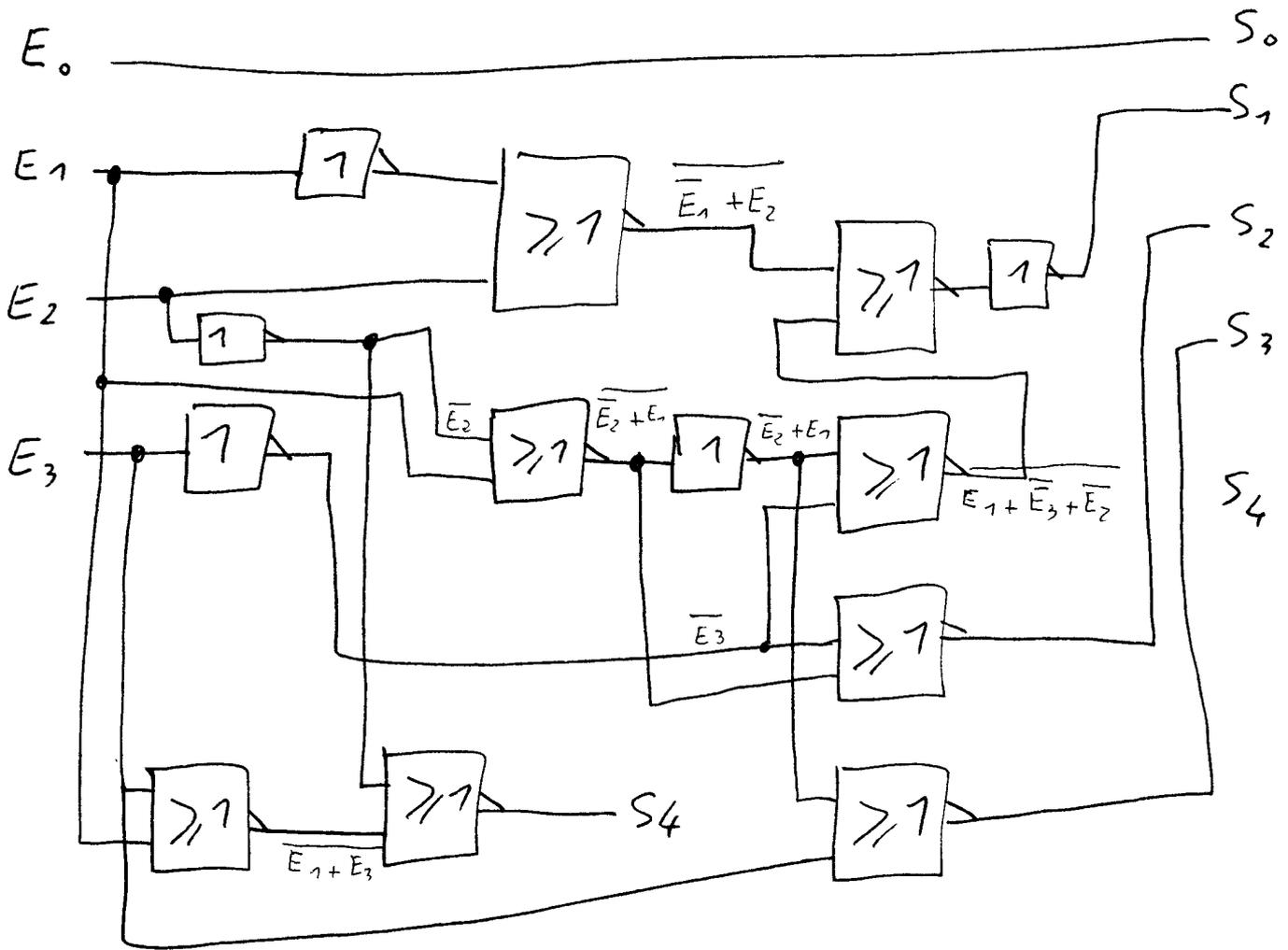
$S_4 = E_3 \cdot (E_1 + E_2)$

1 II - 1 - Dresser la table de vérité du transcodeur.

2 II - 2 - Exprimer les équations simplifiées des sorties par la méthode de votre choix, en précisant la méthode utilisée. Toute équation donnée doit être justifiée [c'est à dire soit en représentant les tableaux de Karnaugh et leurs regroupements, soit en développant les calculs algébriques utilisant les propriétés de l'algèbre de Boole, soit en détaillant clairement l'analyse qui a été faite directement à partir de la table de vérité].

3 II - 3 - Proposer un schéma du transcodeur en utilisant seulement les 3 boîtiers cités dans l'énoncé. *cf dernier.*

Transcodeur BINAIRE \rightarrow BCD



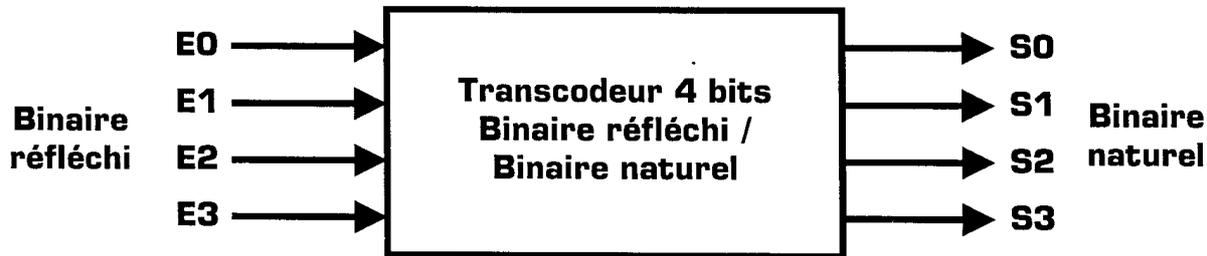
III - Réalisation d'un transcodeur Gray / Binaire

On désire réaliser un transcodeur 4 bits qui convertit un nombre sur 4 bits exprimé dans le code binaire réfléchi en un même nombre mais exprimé dans le code binaire naturel.

$$S_3 = E_3 \qquad S_1 = E_3 \oplus E_2 \oplus E_1$$

$$S_2 = E_3 \oplus E_2 \qquad S_0 = E_3 \oplus E_2 \oplus E_1 \oplus E_0$$

Symbole du transcodeur à réaliser :



Les entrées et les sorties de ce dispositif ont leur indice proportionnel à leur poids.

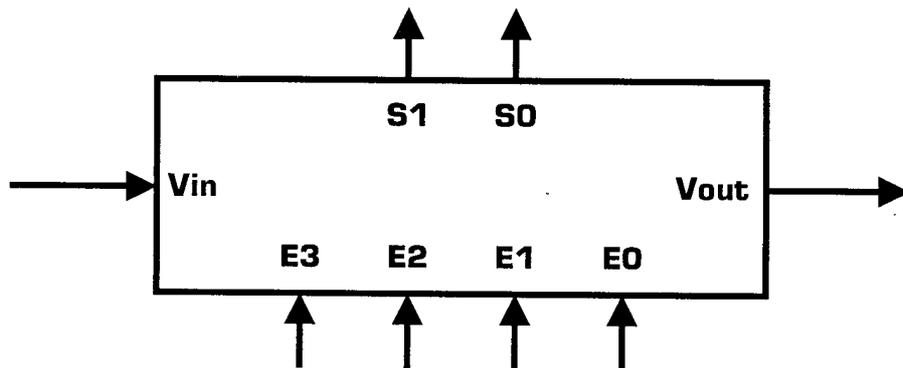
- 1 **III - 1** - Dresser la table de vérité du transcodeur. *O si ne vaill pas compter en GRAY.*
- 2 **III - 2** - Exprimer les équations simplifiées des sorties par la méthode de votre choix, en précisant la méthode utilisée. Toute équation donnée doit être justifiée [c'est à dire soit en représentant les tableaux de Karnaugh et leurs regroupements, soit en développant les calculs algébriques utilisant les propriétés de l'algèbre de Boole, soit en détaillant clairement l'analyse qui a été faire directement à partir de la table de vérité]. *0,5 point sa équations juste*
- 3 **III - 3** - Proposer un schéma du transcodeur en utilisant un nombre minimal de portes logiques. Il est précisé que la version optimisée [qui serait la bienvenue] n'utilise que 3 portes logiques. *S0 -> 1 point, S1 -> 1 point, S2 -> 0,5 point, S3 -> 0,5 point.*

IV - Synthèse d'une structure électronique

Le but de cette synthèse est de réaliser un encodeur de priorité cascadable. Nous allons en un premier temps réaliser un module de base cascadable à 4 bits. Puis dans la deuxième partie nous réaliserons un encodeur de priorité à 8 entrées, en mettant en cascade deux modules de base.

Première partie : réalisation du module de base 4 bits

Soit un dispositif combinatoire à 5 lignes d'entrée et 3 lignes de sortie dont le symbole est le suivant :



Le fonctionnement de ce dispositif est le suivant :

- * lorsqu'une seule ligne d'entrée, parmi E0, E1, E2, E3, se trouve au niveau haut, son numéro est codé en binaire sur les sorties S0 et S1 (S0 étant le LSB).
- * si plusieurs lignes sont simultanément au niveau haut, on code le numéro **le plus élevé**.
- * si toutes les lignes d'entrée sont au niveau bas, on code S0 = S1 = 0, mais on signale par Vout = 1 que ce code n'est pas valide. Dans tous les autres cas Vout = 0.
- * le fonctionnement décrit jusqu'ici s'observe lorsque Vin = 1. Si Vin = 0, on obtient S0 = S1 = Vout = 0.

- 2 **IV - 1** - Dresser la table de vérité du dispositif. Cette table ayant 32 lignes, on cherchera à condenser la présentation. *15 points ni table non simplifiée (32 lignes)*
- 3 **IV - 2** - Etablir les équations logiques des sorties S0, S1, Vout, à l'aide des tableaux de Karnaugh qui devront être représentés clairement sur la copie. *1 point par équation juste*
- 4 **IV - 3** - Proposer un schéma de réalisation de ce module encodeur de priorité à quatre bits. *2 points ni correspondent aux équation avec Vin*
- 1 point ni correspond sans Vin*

$$S_0 = V_{IN} \cdot (E_3 + E_1 \cdot \overline{E_2})$$

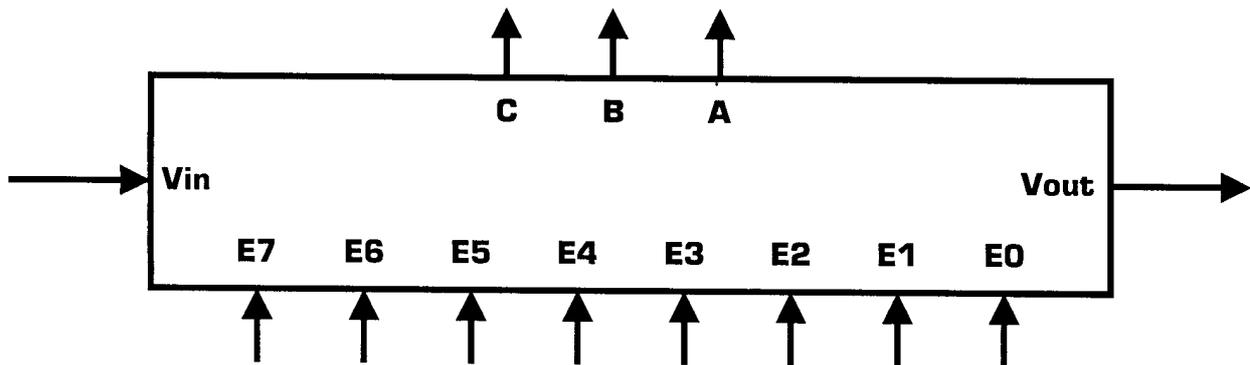
$$S_1 = V_{IN} \cdot (E_3 + E_2)$$

$$V_{OUT} = V_{IN} \cdot \overline{E_0} \cdot \overline{E_1} \cdot \overline{E_2} \cdot \overline{E_3}$$

Deuxième partie : réalisation d'un encodeur 8 bits avec 2 modules de base 4 bits

Pour vérifier que ce module est cascadable, nous allons réaliser un encodeur de priorité à 8 lignes d'entrée, qui doit être à son tour cascadable, en mettant en cascade 2 modules de base 4 bits.

Symbole de l'encodeur prioritaire cascadable 8 bits :



- 5 **IV - 4** - Etablir la table de vérité de tous les signaux (les entrées et les sorties des 2 modules de base mis en cascade et les 3 bits de sortie A, B et C), en codant sur les trois bits CBA [le bit A étant le LSB], le numéro de la ligne prioritaire, et donner le schéma de mise en cascade permettant d'encoder 8 lignes d'entrée E0 à E7 et utilisant 2 modules de base 4 bit.

- 2 points pour une table de vérité "correcte" et complète*
- 3 points pour le schéma de mise en cascade des deux modules de base 4.*

IV-1

V_{iN}	E_3	E_2	E_1	E_0	V_{OUT}	S_1	S_0
0	X	X	X	X	0	0	0
1	0	0	0	0	1	0	0
1	0	0	0	1	0	0	0
1	0	0	1	X	0	0	1
1	0	1	X	X	0	1	0
1	1	X	X	X	0	1	1

Retrouvez d'autres cours sur le site ressource

www.gecif.net

Téléchargez librement sur Gecif.net :

- ✍ **des cours et des TP de Génie Electrique**
- ✍ **des exercices et des évaluations avec corrections**
- ✍ **des ressources Automgen, ISIS Proteus et Flowcode**
- ✍ **des QCM pour réviser les cours et vous entraîner**
- ✍ **des logiciels d'électronique pour les installer chez vous**
- ✍ **des dossiers techniques de systèmes originaux**
- ✍ **des fiches pratiques sur tous les domaines des sciences de l'ingénieur**
- ✍ **des sujets de BAC**
- ✍ **et bien plus encore sur Gecif.net !**