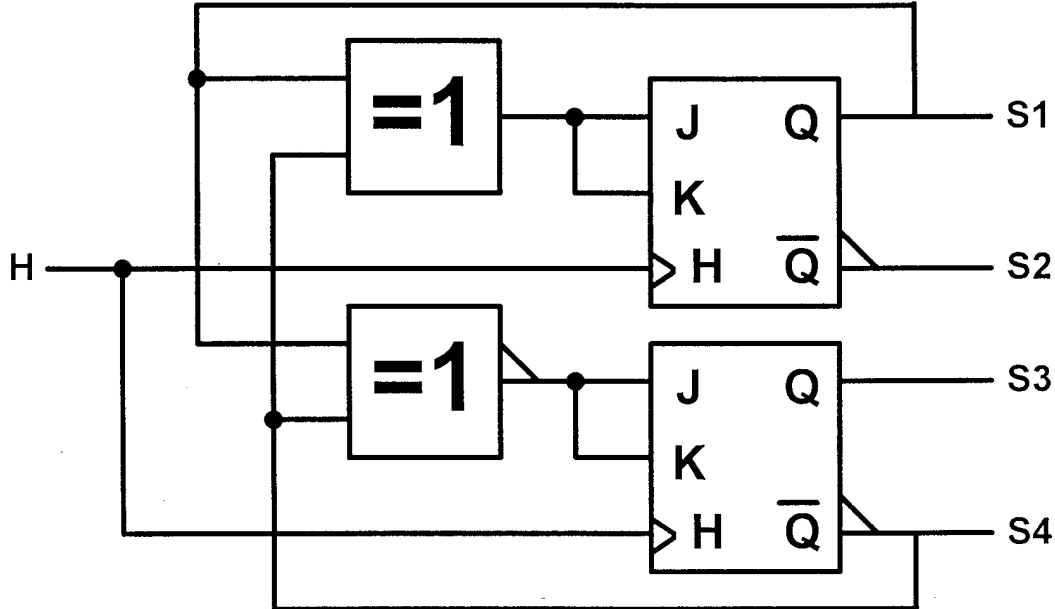


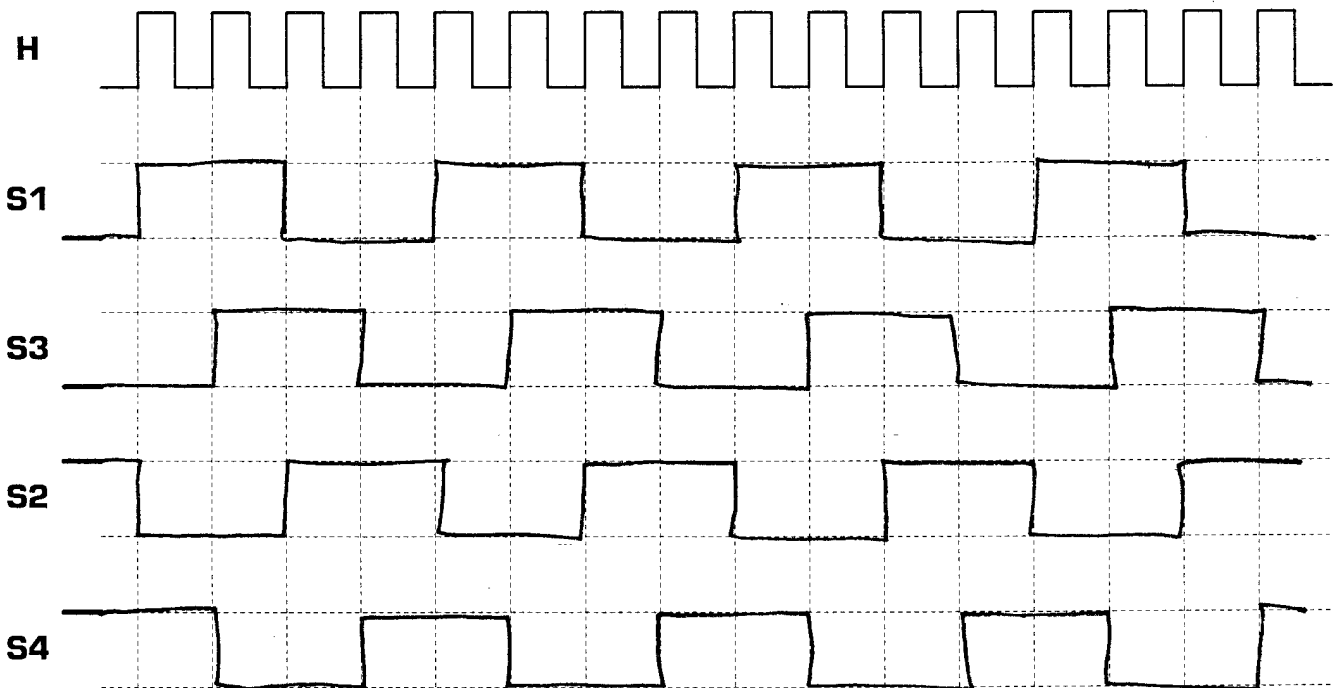
# CORRECTION

Section : <b>S</b>	Option : <b>Sciences de l'ingénieur</b>	Discipline : <b>Génie Électrique</b>	
<b>Séquenceur synchrone à bascules JK</b>			
Domaine d'application : <b>Les systèmes logiques</b>	Type de document : <b>Exercices</b>	Classe : <b>Terminale</b>	Date :

On étudie le montage suivant, utilisant 2 bascules JK, et possédant 1 entrée H et 4 sorties S1 S2 S3 et S4 :



1 - Complétez ci-dessous les chronogrammes des signaux S1, S2, S3 et S4 en synchronisme avec le signal d'horloge H, sachant qu'à l'origine les deux bascules sont à zéro :  $S1 = S3 = 0$  et  $S2 = S4 = 1$  :



2 - Quel mode de fonctionnement les bascules JK de ce montage utilisent-elles, parmi les 4 modes possibles ?

..... *Mémoire ou Basculerment* .....

3 - À un instant donné, combien de sorties sont à l'état logique 1 ? ..... *2* .....

4 - Si la période du signal H est **T**, quelle est la période de chacun des signaux S1 S2 S3 et S4 ?

..... *4 T* .....

**Retrouvez d'autres cours sur le site ressource**

# **www.gecif.net**

**Téléchargez librement sur Gecif.net :**

- ✍ **des cours et des TP de Génie Electrique**
- ✍ **des exercices et des évaluations avec corrections**
- ✍ **des ressources Automgen, ISIS Proteus et Flowcode**
- ✍ **des QCM pour réviser les cours et vous entraîner**
- ✍ **des logiciels d'électronique pour les installer chez vous**
- ✍ **des dossiers techniques de systèmes originaux**
- ✍ **des fiches pratiques sur tous les domaines des sciences de l'ingénieur**
- ✍ **des sujets de BAC**
- ✍ **et bien plus encore sur Gecif.net !**