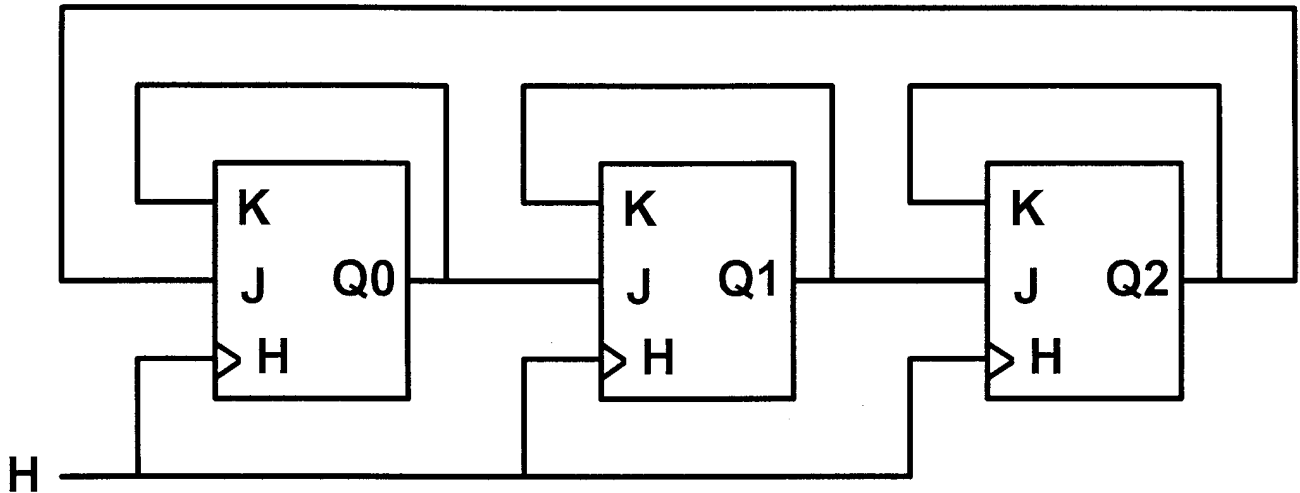


CORRECTION

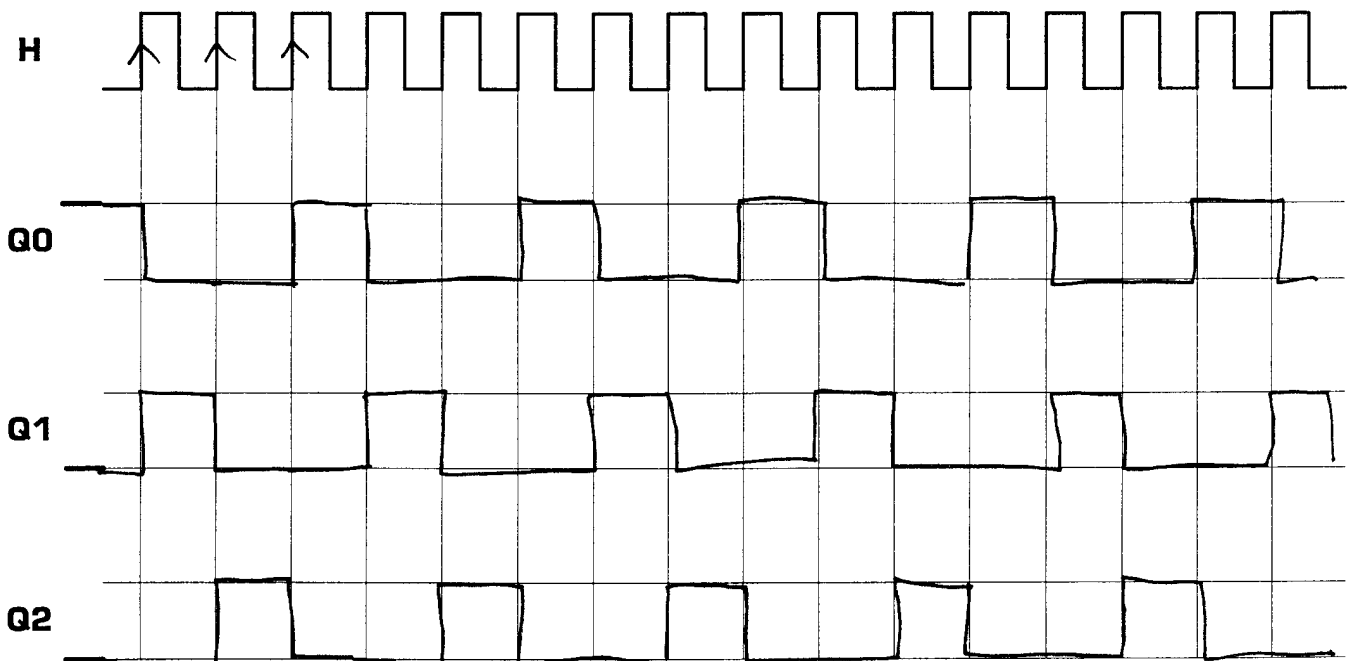
Section : S	Option : Sciences de l'ingénieur	Discipline : Génie Électrique	
Séquenceur synchrone à bascules JK			
Domaine d'application : Les systèmes logiques	Type de document : Exercices	Classe : Terminale	Date :

On étudie le montage suivant, dans lequel H est un signal carré :



1 - Complétez ci-dessous les chronogrammes des signaux Q_0 , Q_1 et Q_2 , en synchronisme avec le signal d'horloge H :

Remarque : à l'origine, l'état des bascules est le suivant : $Q_0 = 1$ et $Q_1 = Q_2 = 0$



2 - À un instant donné, combien de sorties sont à l'état logique 1 ?

1 seule

3 - Que ce passe-t-il à chaque front montant du signal d'horloge H ?

la bascule suivante passe à 1

4 - Si la période du signal H est **T**, quelle est la période de chacun des trois signaux Q_0 , Q_1 et Q_2 ?

3 T

Retrouvez d'autres cours sur le site ressource

www.gecif.net

Téléchargez librement sur Gecif.net :

- ✍ **des cours et des TP de Génie Electrique**
- ✍ **des exercices et des évaluations avec corrections**
- ✍ **des ressources Automgen, ISIS Proteus et Flowcode**
- ✍ **des QCM pour réviser les cours et vous entraîner**
- ✍ **des logiciels d'électronique pour les installer chez vous**
- ✍ **des dossiers techniques de systèmes originaux**
- ✍ **des fiches pratiques sur tous les domaines des sciences de l'ingénieur**
- ✍ **des sujets de BAC**
- ✍ **et bien plus encore sur Gecif.net !**