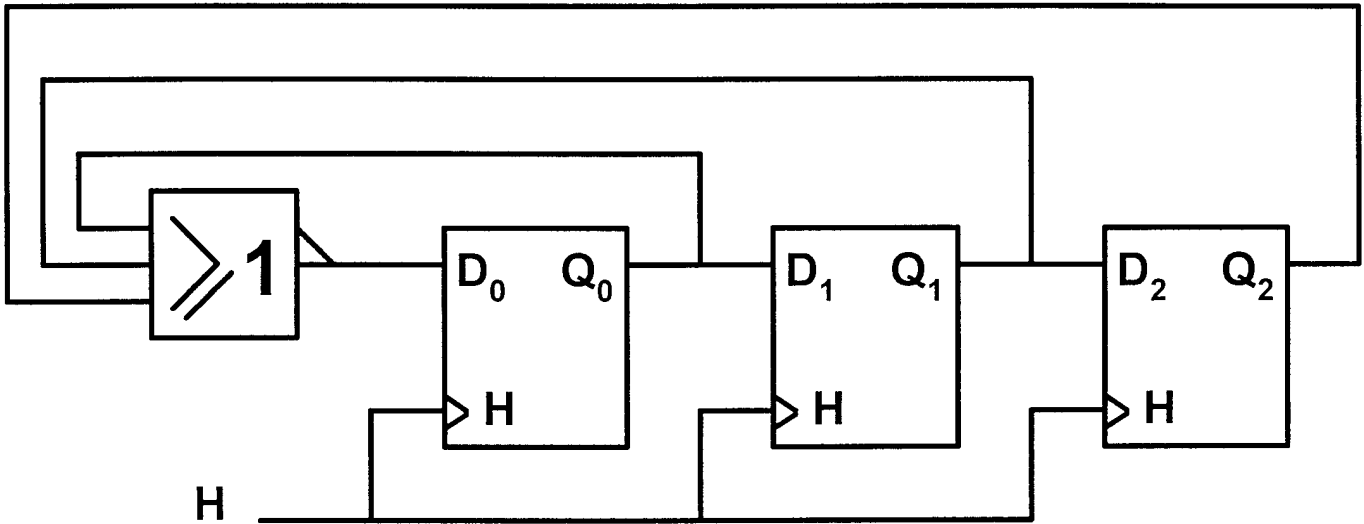


# CORRECTION

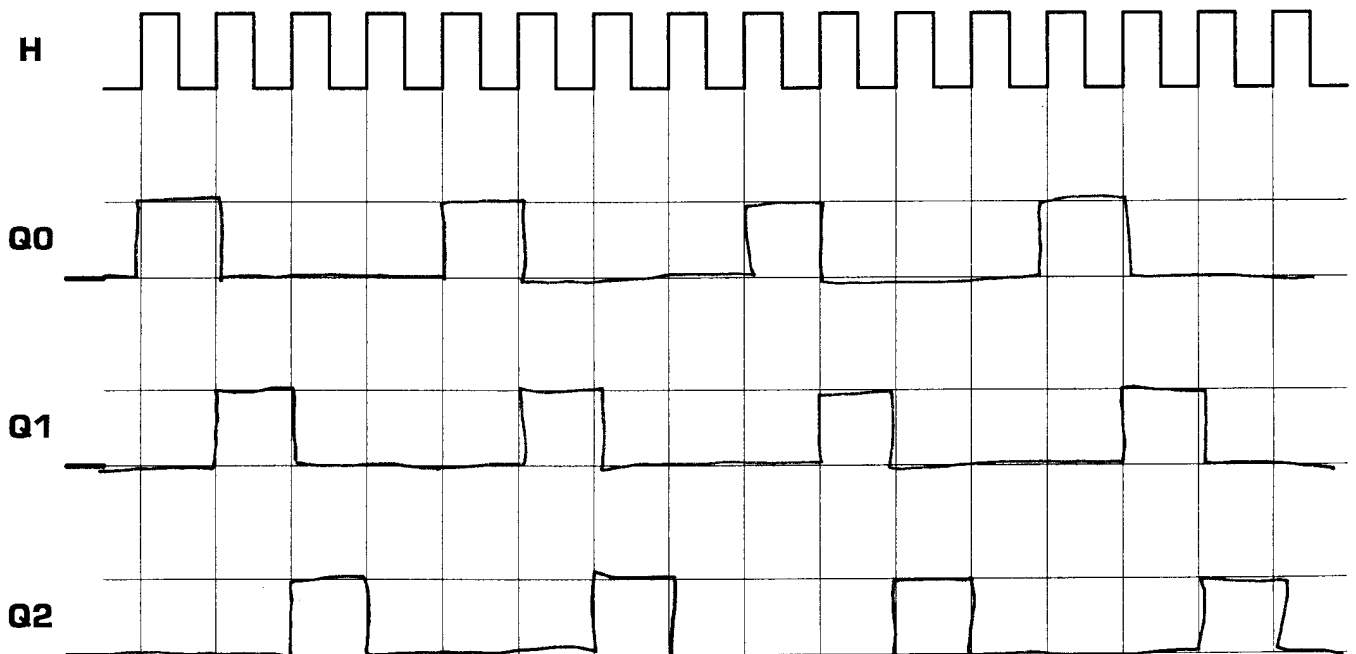
Section : <b>S</b>	Option : <b>Sciences de l'ingénieur</b>	Discipline : <b>Génie Électrique</b>	
<b>Séquenceur synchrone à bascules D</b>			
Domaine d'application : <b>Les systèmes logiques</b>	Type de document : <b>Exercices</b>	Classe : <b>Terminale</b>	Date :

On étudie le montage suivant, dans lequel H est un signal carré :



**1** - Complétez les chronogrammes des signaux  $Q_0$ ,  $Q_1$  et  $Q_2$ , en synchronisme avec le signal d'horloge H :

*Remarque* : à l'origine toutes les bascules sont à 0.



**2** - Quelle est la condition pour que la première bascule soit mise à 1 ?

.....  $Q_0 = Q_1 = Q_2 = 0$  .....

**3** - Si la période du signal H est  $T$ , quelle est la période de chacun des trois signaux  $Q_0$ ,  $Q_1$  et  $Q_2$  ?

.....  $4 \cdot T$  .....

**Retrouvez d'autres cours sur le site ressource**

**[www.gecif.net](http://www.gecif.net)**

**Téléchargez librement sur Gecif.net :**

- ✍ **des cours et des TP de Génie Electrique**
- ✍ **des exercices et des évaluations avec corrections**
- ✍ **des ressources Automgen, ISIS Proteus et Flowcode**
- ✍ **des QCM pour réviser les cours et vous entraîner**
- ✍ **des logiciels d'électronique pour les installer chez vous**
- ✍ **des dossiers techniques de systèmes originaux**
- ✍ **des fiches pratiques sur tous les domaines des sciences de l'ingénieur**
- ✍ **des sujets de BAC**
- ✍ **et bien plus encore sur Gecif.net !**