

CORRECTION

Section : S	Option : Sciences de l'ingénieur	Discipline : Génie Électrique	
Les compteurs et les décompteurs			
Domaine d'application : Les systèmes logiques	Type de document : Cours	Classe : Terminale	Date :

I - Introduction

Une bascule peut avoir 2 états différents à sa sortie (0 et 1), et peut donc permettre de compter de 0 à 1. Avec 2 bascules on peut avoir jusqu'à 4 états différents : 00, 01, 10 et 11, ce qui permet de compter de 0 à 3 en binaire naturel. Avec 3 bascules on a 8 états [de 000 à 111], et en général **avec n bascules on a 2ⁿ états : on peut donc compter de 0 à 2ⁿ-1**. Il reste à trouver comment doivent être connectées les n bascules entre elles pour réaliser un compteur, sachant qu'il existe plusieurs types de compteurs, et donc plusieurs techniques de réalisation. C'est ce que nous allons voir dans ce cours à travers différents exemples.

II - Classification des compteurs

En logique séquentielle, les compteurs peuvent être décrits en citant 5 caractéristiques :

II - 1 - Le sens de comptage

Il permet de différencier :

- * Les **compteurs** [évolution croissante de la valeur de sortie dans le temps]
- * Les **décompteurs** [évolution décroissante de la valeur de sortie dans le temps]

II - 2 - Le code dans lequel est exprimé la valeur sortie

Il permet de différencier :

- * Les compteurs en binaire naturel
- * Les compteurs BCD
- * Les compteurs « décimaux » [ou à *décade*]
- * Les compteurs en Code Gray
- * Etc...

II - 3 - Le type de basculement du compteur

Il permet de différencier :

- * Les compteurs **asynchrones**
- * Les compteurs **synchrones**

Exemples :

- Un compteur 4 bits qui compte de 0 à 15 en binaire naturel est un compteur **à cycle complet**, car sa valeur de sortie utilise toutes les combinaisons possibles de ses sorties.
- Un compteur 4 bits qui compte de 0 à 9 seulement [on l'appelle aussi compteur BCD] est un compteur **à cycle incomplet**, car les 16 combinaisons de ses 4 sorties ne sont pas toutes utilisées.
- Un décompteur 6 bits qui décompte de 53 à 12 est un décompteur **à cycle incomplet**.
- Si on parle d'un compteur binaire naturel 7 bits à cycle complet, on sait qu'il compte forcément de 0 à 127.

Remarque :

Dans tous les cas, on appelle **MODULO** d'un compteur *le nombre d'états différents que peut prendre la valeur de sortie sur l'ensemble du cycle de comptage*.

Exemples à compléter :

- Un compteur BCD est un compteur MODULO 10
- Un décompteur en Code Gray qui décompte de 27 à 13 est un MODULO 15
- Un compteur en binaire naturel sur N bits est un compteur MODULO 2^N

II - 4 - Le nombre de bits en sortie, ou l'intervalle de la valeur de sortie

Il permet de connaître l'ensemble des valeurs que peut prendre la valeur de sortie du compteur. Exemples : compteur 4 bits ; décompteur de 25 à 3 [sous entendu décompteur *5 bits*]. Mais le nombre de bits du compteur ne suffit pas toujours pour exprimer l'ensemble des valeurs par lesquelles passera la sortie.

Exemple : si on parle d'un compteur binaire naturel 8 bits, on sait qu'il compte en binaire naturel, on sait qu'il a 8 bits en sortie, mais on ne sait pas s'il compte de 0 à 255, ou de 7 à 169, ou encore de 74 à 222 ...

C'est pourquoi en plus du *nombre de bits* en sortie du compteur, on associe aussi soit l'intervalle exact de la valeur de sortie, soit le *mode de comptage*, soit les deux pour éliminer toute ambiguïté dans certains cas.

II - 5 - Le mode de comptage

Il permet de différencier :

- * Les compteurs **à cycle complet**
- * Les compteurs **à cycle incomplet**

- Un décompteur en binaire naturel sur N bits est un compteur MODULO 2^N
- Un compteur en Code Gray sur N bits est un compteur MODULO 2^N
- Un décompteur synchrone à cycle incomplet, qui a 6 bits en sortie, et qui décompte de 59 à 4 est un décompteur compteur MODULO **56**.....
- Soit un décompteur en binaire naturel sur 6 bits, qui est MODULO 64 :
 - ❖ S'agit-il d'un compteur à cycle complet ou incomplet ? **COMPLET ($2^6 = 64$)**
 - ❖ Quel est l'intervalle exact des valeurs de sa sortie ? **de 63 à 0**
- Soit un compteur en binaire naturel sur 5 bits, qui est MODULO 11 :
 - ❖ S'agit-il d'un compteur à cycle complet ou incomplet ? **INCOMPLET ($11 < 2^5$)**
 - ❖ Quel est l'intervalle exact des valeurs de sa sortie ?? **11 états différents, on ne voit pas lesquels**

Le MODULO d'un compteur n'est donc pas une 6^{ème} caractéristique, mais est déduit à partir de l'intervalle exact des valeurs de sortie.

III - Les compteurs et décompteurs asynchrones

III - 1 - Compteur binaire à cycle complet sur 3 bits, asynchrone

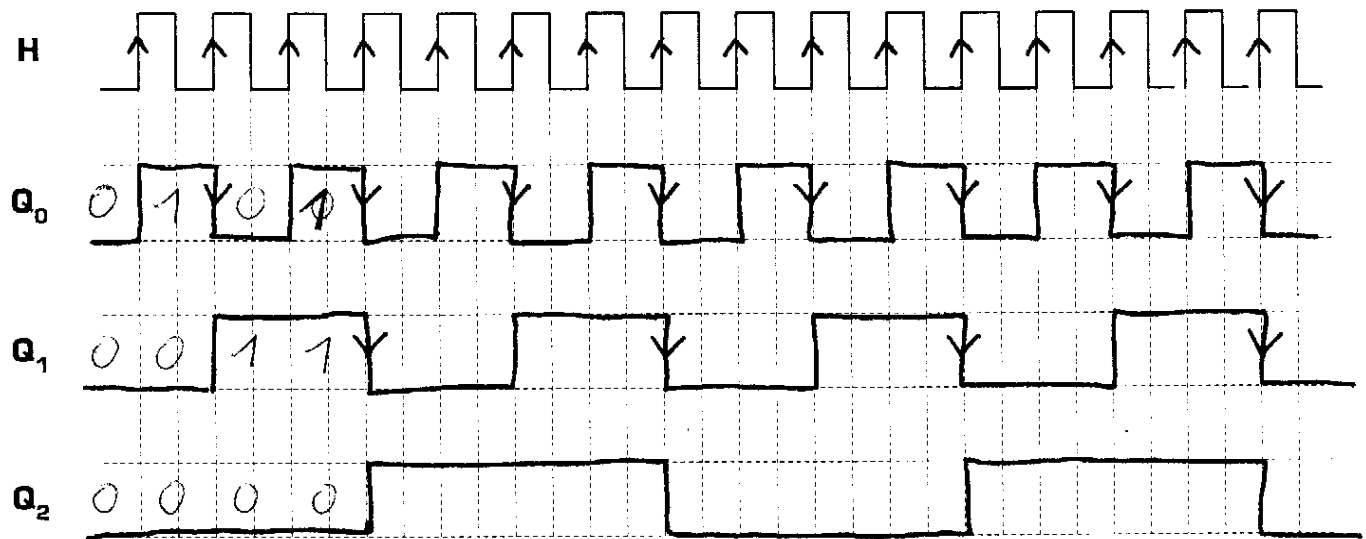
Table de fonctionnement du compteur :

Q ₂	Q ₁	Q ₀	Valeur de sortie
0	0	0	0
0	0	1	1
0	1	0	2
0	1	1	3
1	0	0	4
1	0	1	5
1	1	0	6
1	1	1	7

Réalisation avec 3 bascules JK :

Réalisation avec 3 bascules D :

Chronogrammes du compteur :



Ce compteur compte de **0** à **7** : il s'agit d'un compteur modulo **8**.....

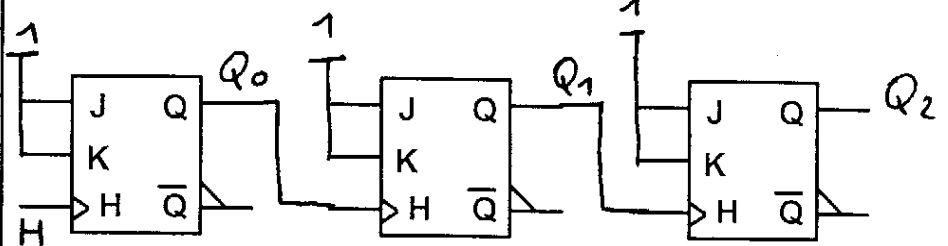
CORRECTION

III - 2 - Décompteur binaire à cycle complet sur 3 bits, asynchrone

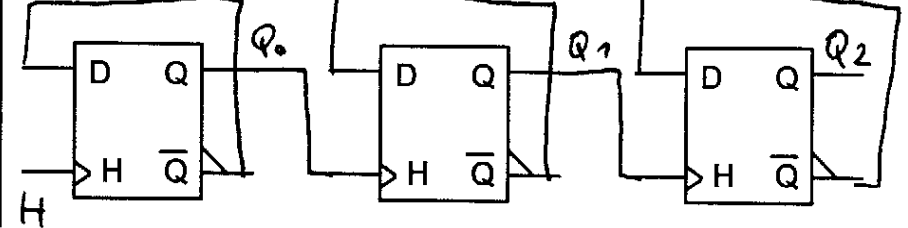
Table de fonctionnement du décompteur :

Q_2	Q_1	Q_0	Valeur de sortie
1	1	1	7
1	1	0	6
1	0	1	5
1	0	0	4
0	1	1	3
0	1	0	2
0	0	1	1
0	0	0	0

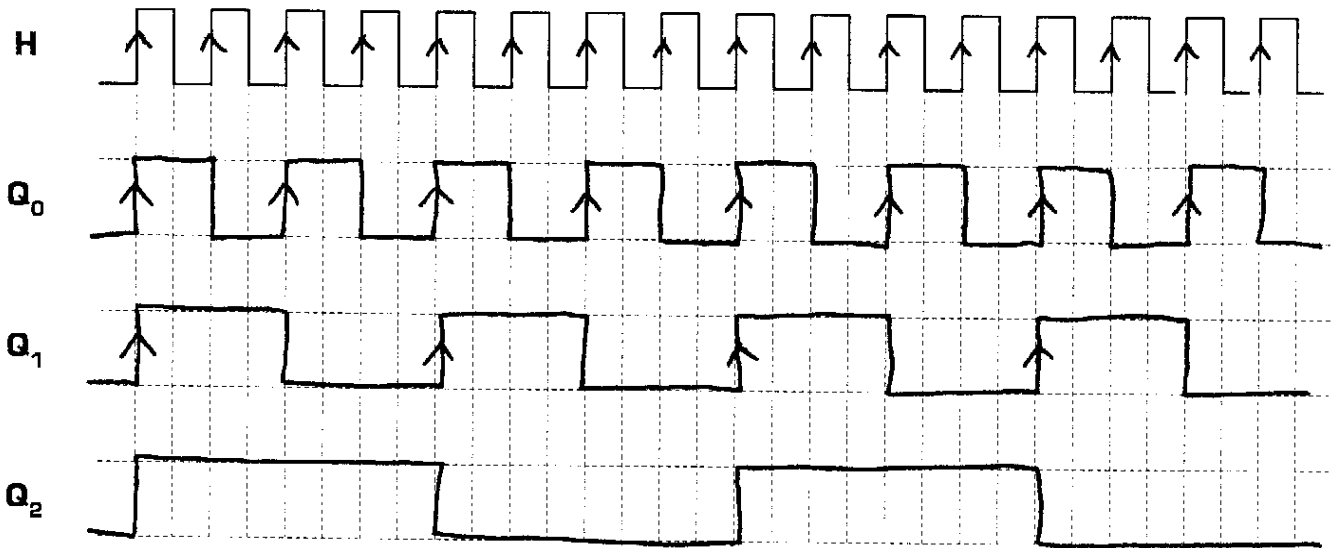
Réalisation avec 3 bascules JK :



Réalisation avec 3 bascules D :



Chronogrammes du décompteur :



Ce décompteur décompte de 7 à 0 : il s'agit d'un décompteur modulo 8.

Remarques sur les compteurs asynchrones :

- * On constate que la fréquence du signal Q_0 est la moitié de celle de l'horloge H, et de manière générale la fréquence de Q_n est la moitié de celle de Q_{n-1} .
- * Le modulo d'un tel compteur est forcément une puissance de 2 (2, 4, 8, 16, 32, etc.) ce qui revient à dire qu'un compteur asynchrone réalisé en mettant en cascade des bascules T sera toujours à cycle complet.
- * Chaque bascule commande l'horloge de la bascule suivante, ce qui crée un temps de décalage entre les fronts des signaux de sortie, dû au temps de propagation des bascules. Ce temps de décalage est gênant dans deux cas :
 - Soit lorsqu'on travaille à fréquence élevée (par rapport au temps de propagation)
 - Soit lorsqu'on a un grand nombre de bascules en cascade
- * Ainsi, pour un comptage élevé, on préférera compter par décade successive de 0 à 9 (unité, dizaines, centaines, milliers, etc.).

IV - Les compteurs et décompteurs synchrones

Dans un compteur synchrone, toutes les bascules internes reçoivent le même signal d'horloge, en même temps : toutes les sorties du compteur basculent donc au même instant, sans faire apparaître de temps de décalage entre elles.

IV - 1 - Réalisation d'un compteur binaire à cycle complet sur 3 bits, synchrone

A chaque front actif sur l'horloge, une bascule réagira en fonction des états **qui étaient présents** sur ces entrée J et K **avant** le front d'horloge. Les équations des entrées J et K de chaque bascule à un instant t, se déterminent donc à partir de l'état qu'il y a sur les sorties à cet instant t, **mais en connaissant les valeurs que l'on veut obtenir sur les sorties à l'instant t + 1**.

Table de fonctionnement du compteur binaire 3 bits à cycle complet :

Sorties						Entrées					
Instant t			Instant t + 1			Instant t					
Q ₂	Q ₁	Q ₀	Q ₂	Q ₁	Q ₀	J ₂	K ₂	J ₁	K ₁	J ₀	K ₀
0	0	0	0	0	1	0	φ	0	φ	1	φ
0	0	1	0	1	0	0	φ	1	φ	φ	1
0	1	0	0	1	1	0	φ	φ	0	1	φ
0	1	1	1	0	0	1	φ	φ	1	φ	1
1	0	0	1	0	1	φ	0	0	φ	1	φ
1	0	1	1	1	0	φ	0	1	φ	φ	1
1	1	0	1	1	1	φ	0	φ	0	1	φ
1	1	1	0	0	0	φ	1	φ	1	φ	1

Equations des entrées J et K de chaque bascule :

On remarque que

$$J_0 = K_0 = \underline{1}$$

$$J_1 = K_1 = \underline{Q_0}$$

$$J_2 = K_2 = \underline{Q_0 \cdot Q_1}$$

Et si on avait plus de 3 bascules [compteur synchrone modulo 16, 32, 64, ou plus], les équations des entrées des bascules suivantes seraient :

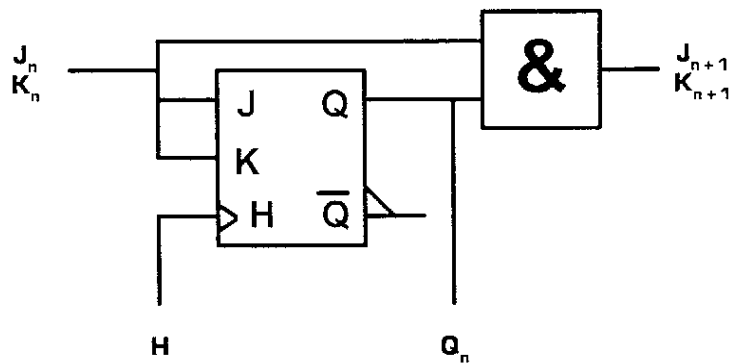
$$J_3 = K_3 = \underline{Q_2 \cdot Q_1}$$

$$J_4 = K_4 = \underline{Q_3 \cdot Q_2}$$

$$J_5 = K_5 = \underline{Q_4 \cdot Q_3}$$

Etc.

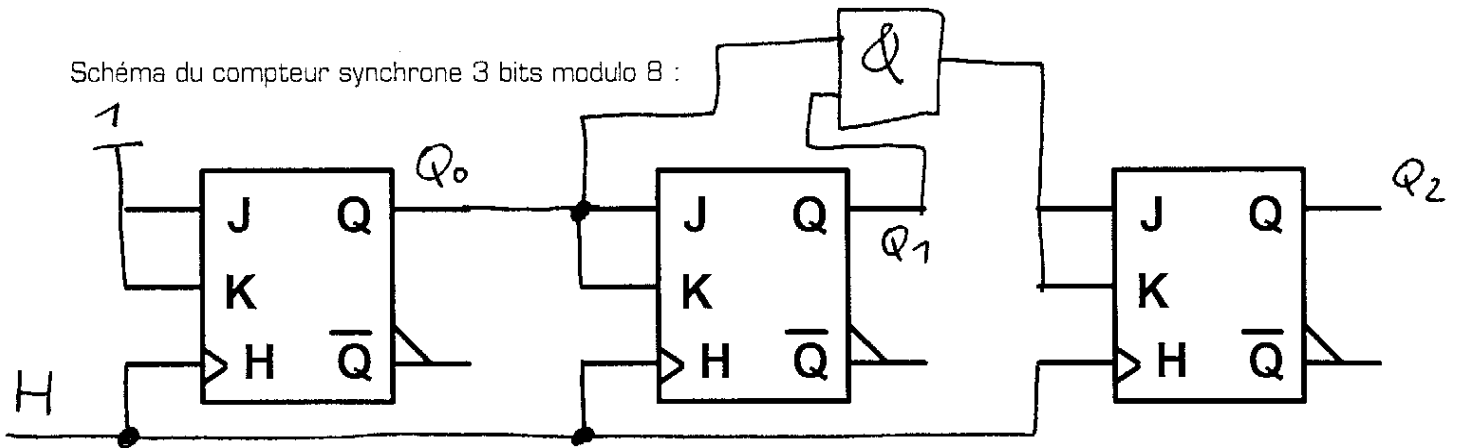
On obtient donc, à partir de la deuxième bascule, le module cascadable ci-contre :



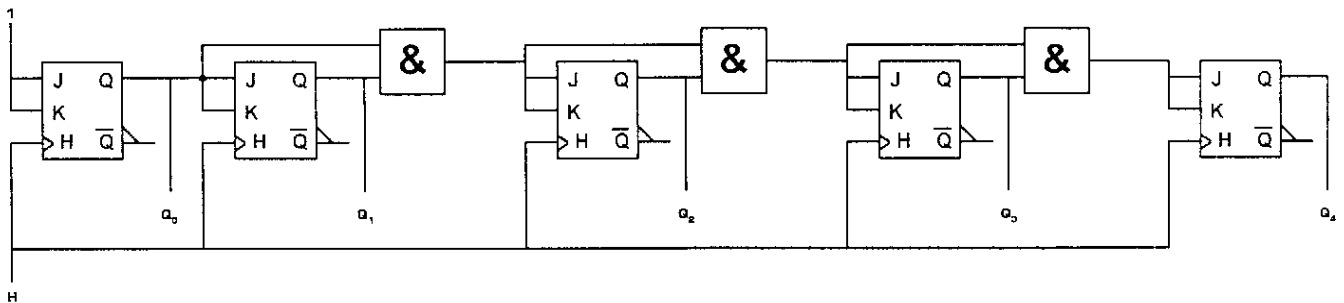
Module cascadable d'un compteur synchrone à bascule JK

CORRECTION

Schéma du compteur synchrone 3 bits modulo 8 :



Application du module cascadable : réalisation d'un compteur synchrone 5 bits modulo 32 (il est donc à cycle complet et compte de 0 à 31) :



Le fonctionnement d'un compteur peut être résumé par son **diagramme des transitions**, qui représente l'ensemble des valeurs de sortie du compteur durant un cycle. Pour le compteur 3 bits en binaire naturel et à cycle complet (il compte de 0 à 7, puis recommence à 0 après 7), le diagramme des transitions est le suivant :

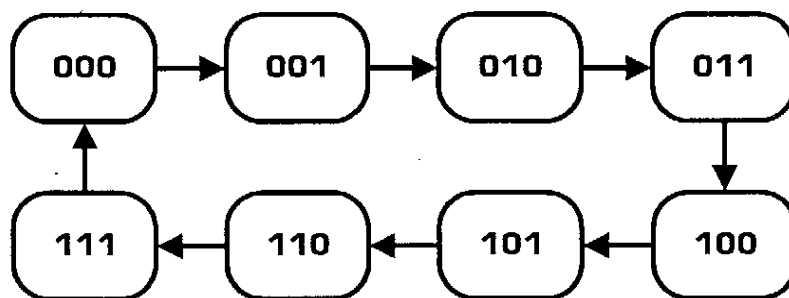


Diagramme des transitions d'un compteur 3 bits à cycle complet

IV - 2 - Réalisation d'un compteur 3 bits à cycle incomplet

On va maintenant réaliser, à l'aide de bascules JK, un compteur dont les caractéristiques sont les suivantes :

- * Sens de comptage : **compteur**
- * Code de sortie : **binaire naturel**
- * Type de basculement : **synchrone**
- * Nombre de bits en sortie : **3 bits** (Q_0 étant le **LSB** et Q_2 le **MSB**)
- * Mode de comptage : **à cycle incomplet**
- * Intervalle exact des valeurs de sorties : **il compte de 0 à 4, puis recommence**

Il s'agit donc d'un compteur *modulo 5*.

Diagramme des transitions de ce compteur :

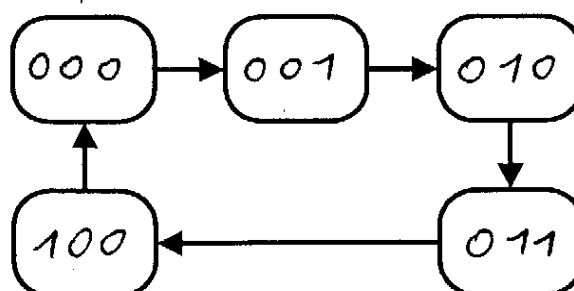


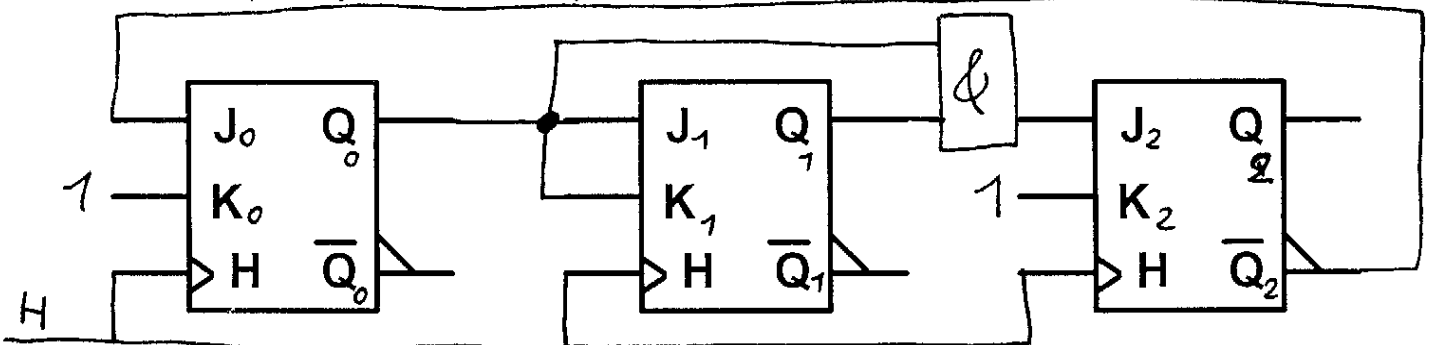
Table de fonctionnement du compteur binaire 3 bits à cycle incomplet :

	Sorties						Entrées					
	Instant t			Instant t + 1			Instant t					
	Q ₂	Q ₁	Q ₀	Q ₂	Q ₁	Q ₀	J ₂	K ₂	J ₁	K ₁	J ₀	K ₀
0	0	0	0	0	0	1	0	φ	0	φ	1	φ
1	0	0	1	0	1	0	0	φ	1	φ	φ	1
2	0	1	0	0	1	1	0	φ	φ	0	1	φ
3	0	1	1	1	0	0	1	φ	φ	1	φ	1
4	1	0	0	0	0	0	φ	1	0	φ	0	φ

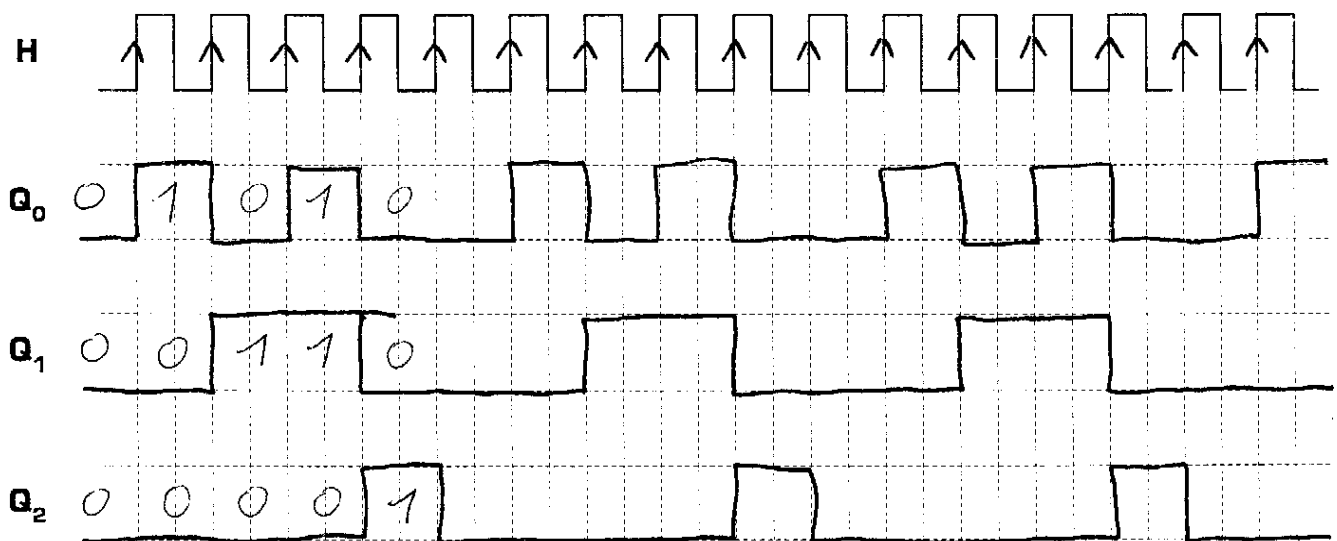
Equations des entrées J et K de chaque bascule :

$$\begin{aligned}
 J_0 &= \overline{Q_2} & K_0 &= 1 \text{ (d'après TDV)} \\
 J_1 &= Q_0 & K_1 &= Q_0 \\
 J_2 &= Q_0 \cdot Q_1 & K_2 &= 1 \text{ (d'après TDV)}
 \end{aligned}$$

Schéma du compteur synchrone 3 bits à cycle incomplet :



Chronogrammes du compteur synchrone 3 bits à cycle incomplet, avec Q₀=Q₁=Q₂=0 à l'origine :



Problème posé : si à l'origine, le nombre N à la sortie des bascules est compris dans le cycle de comptage [N=0 ou 1 ou 2 ou 3 ou 4] le cycle commence et le compteur comptera normalement de 0 à 4. Mais que se passe-t-il si au démarrage nous avons N=5, ou N=6, ou N=7, c'est-à-dire une des valeurs possibles à la sortie des bascules, mais non comprise dans le cycle de comptage ? Pour connaître le comportement de notre compteur dans de pareils cas, nous allons compléter les chronogrammes suivants (page 7), en analysant chacune des situations individuellement.

Compteur synchrone binnaire 3 bits en cycle incomplet (page 6/8)

J_0

Q_2	Q_0	Q_1	0	1
0	0	0	1	ϕ
0	1	0	ϕ	1
1	0	1	X	X
1	1	1	X	X

J_1

Q_2	Q_0	Q_1	0	1
0	0	0	0	1
0	1	0	ϕ	ϕ
1	0	1	X	X
1	1	1	X	X

K_1

Q_2	Q_0	Q_1	0	1
0	0	0	ϕ	0
0	1	0	1	ϕ
1	0	1	ϕ	X
1	1	1	X	X

J_2

Q_2	Q_0	Q_1	0	1
0	0	0	0	0
0	1	0	0	1
1	0	1	ϕ	X
1	1	1	X	X

Q_2	Q_0	Q_1	0	1
0	0	0	.	.
0	1	0		
1	0	1	X	X
1	1	1	X	X

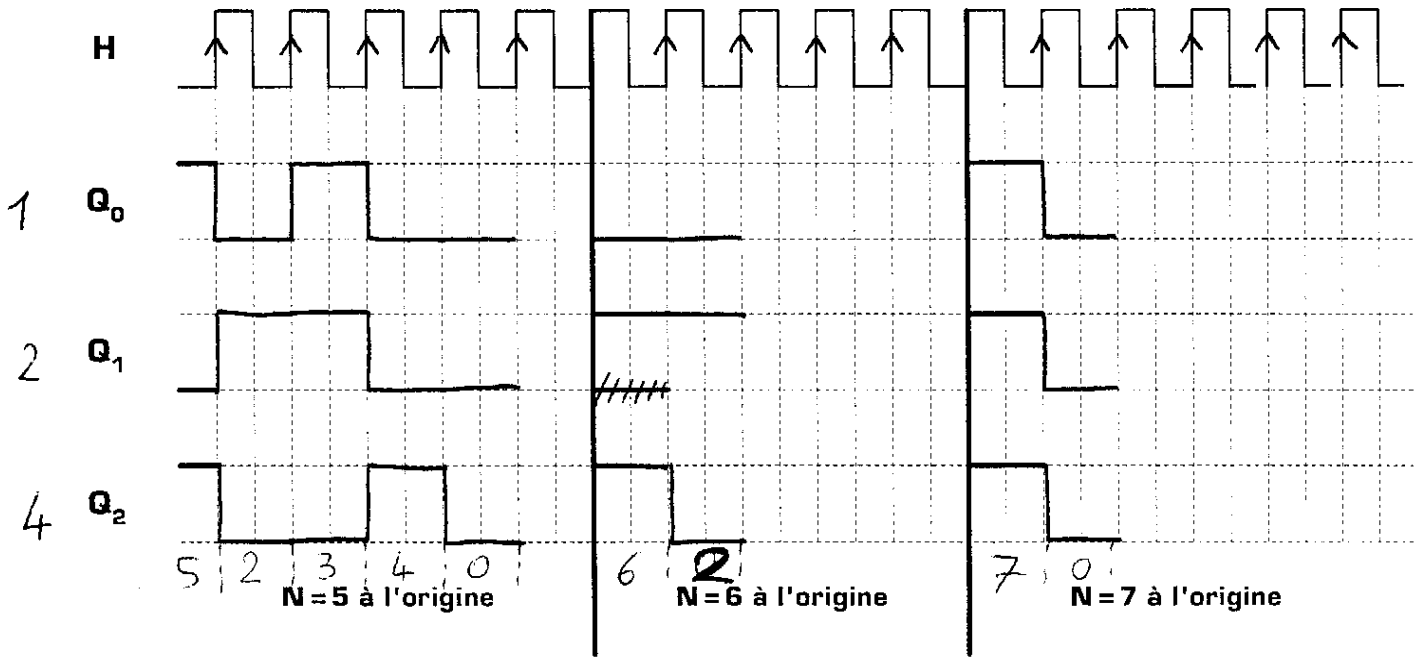
$J_0 = \overline{Q_2}$

$J_1 = Q_0$

$K_1 = Q_0$

$J_2 = Q_0 \cdot Q_1$

CORRECTION



A partir des chronogrammes ci-dessus, on peut en déduire le diagramme des transitions *complet*, faisant apparaître les 8 états possibles à la sortie du compteur 3 bits :

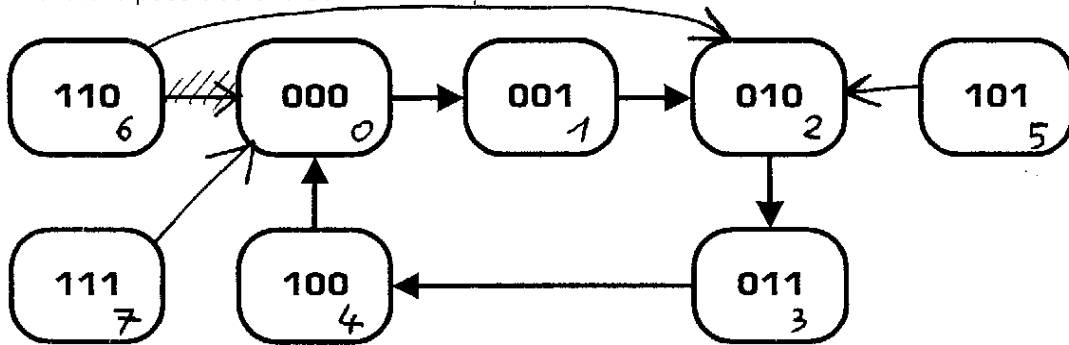
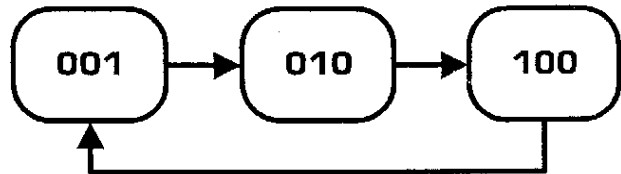


Diagramme des transitions complet du compteur 3 bits à cycle incomplet

On remarque que quelque soit l'état d'origine du compteur, le compteur finit toujours par entrer dans le cycle désiré de comptage. Un tel compteur est appelé un compteur **autocorrecteur**. Il faut remarquer que les compteurs synchrones que l'on réalise par la méthode de synthèse que l'on vient d'utiliser ne sont pas toujours autocorrecteurs.

IV - 3 - Synthèse d'un compteur de Johnson 3 bits

Un compteur de Johnson [appelé aussi « *compteur décimal* » lorsqu'il y a 10 sorties] est un séquenceur synchrone dont les sorties passent successivement à 1, une seule sortie étant à 1 à un instant donné. Le diagramme des transitions d'un compteur de Johnson 3 bits est représenté ci-contre :



Il s'agit d'un compteur *modulo 3* puisque dans le cycle normal de comptage, la sortie ne présente que 3 états différents [1, 2, 4, 1, 2, 4, etc.]. Voici la table de fonctionnement de ce compteur de Johnson 3 bits :

Sorties						Entrées					
Instant t			Instant t + 1			Instant t					
Q ₂	Q ₁	Q ₀	Q ₂	Q ₁	Q ₀	J ₂	K ₂	J ₁	K ₁	J ₀	K ₀
0	0	1	0	1	0	0	φ	1	φ	φ	1
0	1	0	1	0	0	1	φ	φ	1	0	φ
1	0	0	0	0	1	φ	1	0	φ	1	φ

Equations des entrées J et K de chaque bascule :

$$J_0 = Q_2$$

$$K_0 = 1$$

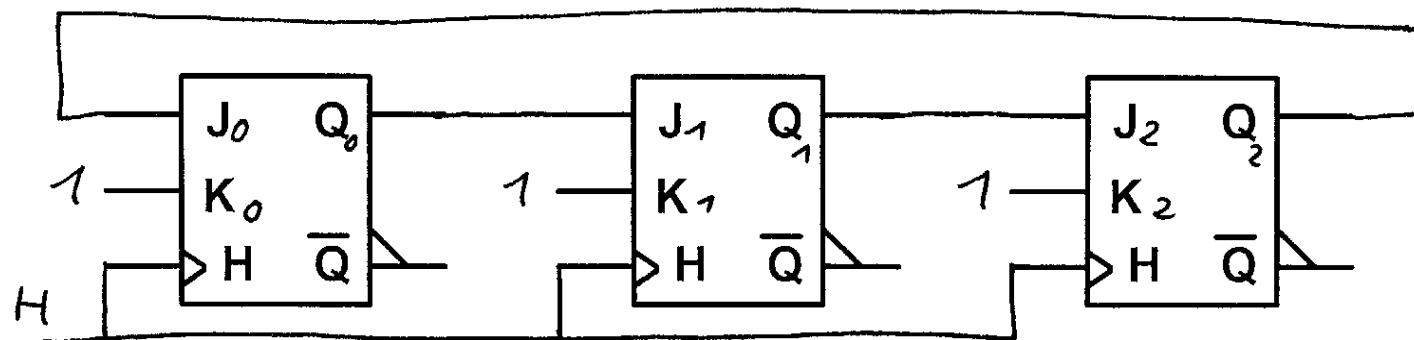
$$J_1 = Q_0$$

$$K_1 = 1$$

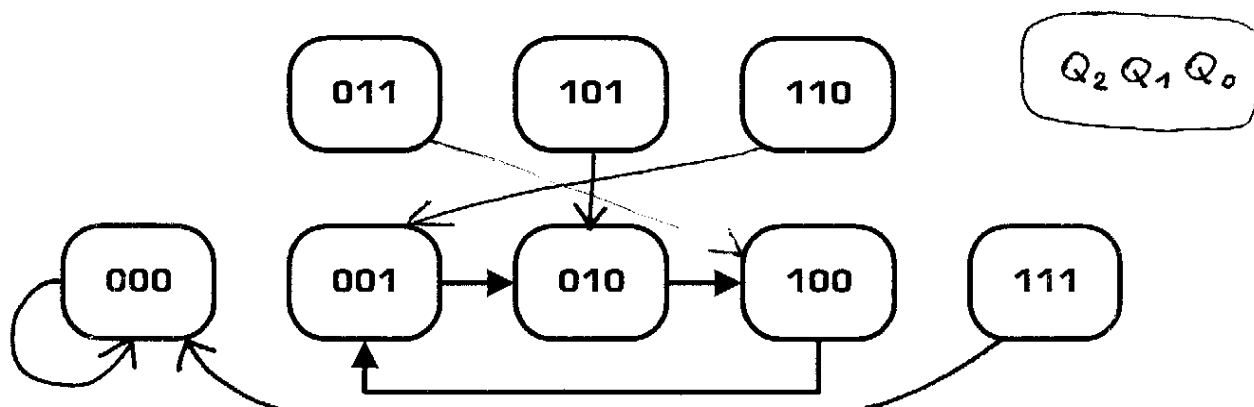
$$J_2 = Q_1$$

$$K_2 = 1$$

Schéma du compteur de Johnson 3 bits :



En analysant le montage réalisé ci-dessus, compléter le diagrammes des transitions complet de ce compteur, et en déduire s'il s'agit d'un compteur autocorrecteur ou pas.



Conclusion : ... *Ce compteur n'est pas autocorrecteur (car 0 et 7 ne rentre pas dans le cycle normal)*

IV - 4 - Amélioration du compteur de Johnson 3 bits

On désire maintenant réaliser un compteur de Johnson 3 bits autocorrecteur dont le diagramme des transitions complet est le suivant :

$$J_0 = \overline{Q_1} + Q_2$$

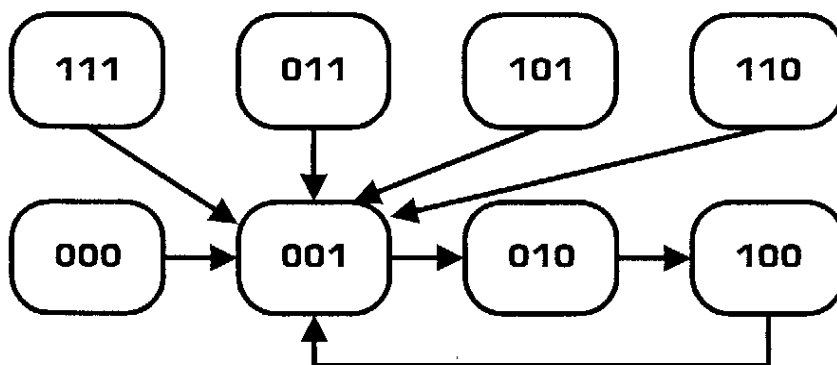
$$K_0 = \overline{Q_1} \cdot \overline{Q_2}$$

$$J_1 = Q_0 \cdot \overline{Q_2}$$

$$K_1 = 1$$

$$J_2 = \overline{Q_0} \cdot Q_1$$

$$K_2 = 1$$



On remarque sur ce diagramme des transitions que chacune des valeurs non désirées [0, 3, 5, 6, et 7] font rentrer le compteur dans le cycle normal de comptage par la valeur 1 [première valeur du cycle]. Proposer un montage à bascules JK réalisant ce compteur de Johnson autocorrecteur.

SORTIES						ENTRÉES					
INSTANT k			INSTANT $k+1$			INSTANT k					
Q_2	Q_1	Q_0	Q_2	Q_1	Q_0	J_2	K_2	J_1	K_1	J_0	K_0
0	0	0	0	0	1	0	ϕ	0	ϕ	1	ϕ
0	0	1	0	1	0	0	ϕ	1	ϕ	ϕ	1
0	1	0	1	0	0	1	ϕ	ϕ	1	0	ϕ
0	1	1	0	0	1	0	ϕ	ϕ	1	ϕ	0
1	0	0	0	0	1	ϕ	1	0	ϕ	1	ϕ
1	0	1	0	0	1	ϕ	1	0	ϕ	ϕ	0
1	1	0	0	0	1	ϕ	1	ϕ	1	1	ϕ
1	1	1	0	0	1	ϕ	1	ϕ	1	ϕ	0

$J_0 = Q_2 + \overline{Q_1}$

Q_0	0	0	1	1
Q_1	0	1	1	0
Q_2	0	1	ϕ	ϕ
1	1	1	ϕ	ϕ

K_0

Q_0	0	0	1	1
Q_1	0	1	1	0
Q_2	0	ϕ	ϕ	1
1	ϕ	ϕ	0	0

$K_0 = \overline{Q_1} \cdot \overline{Q_2}$

J_1

Q_0	0	0	1	1
Q_1	0	1	1	0
Q_2	0	ϕ	ϕ	1
1	0	ϕ	ϕ	0

J_2

Q_0	0	0	1	1
Q_1	0	1	1	0
Q_2	0	1	0	0
1	ϕ	ϕ	ϕ	ϕ

$J_1 = Q_0 \cdot \overline{Q_2}$

$J_2 = \overline{Q_0} \cdot Q_1$

Retrouvez d'autres cours sur le site ressource

www.gecif.net

Téléchargez librement sur Gecif.net :

- ✍ **des cours et des TP de Génie Electrique**
- ✍ **des exercices et des évaluations avec corrections**
- ✍ **des ressources Automgen, ISIS Proteus et Flowcode**
- ✍ **des QCM pour réviser les cours et vous entraîner**
- ✍ **des logiciels d'électronique pour les installer chez vous**
- ✍ **des dossiers techniques de systèmes originaux**
- ✍ **des fiches pratiques sur tous les domaines des sciences de l'ingénieur**
- ✍ **des sujets de BAC**
- ✍ **et bien plus encore sur Gecif.net !**