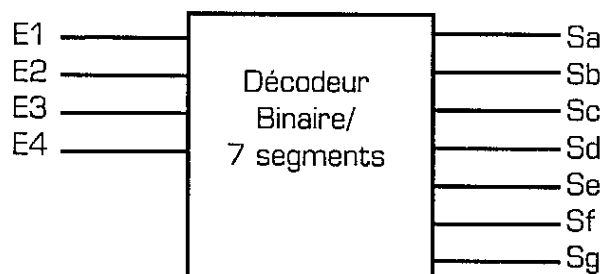


Application des tableaux de Karnaugh

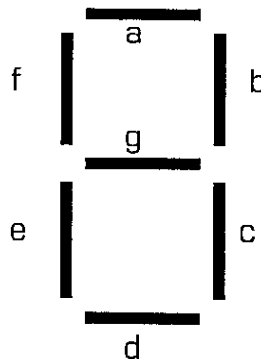
On désire afficher, sur un afficheur 7 segments, les chiffres 0, 1, 2 et 3, les lettres F, G, H et o, ainsi que les symboles =, °, et ≡. Nous allons donc réaliser pour cela un décodeur recevant en entrée un code binaire sur 4 bits [compris entre 0000₍₂₎ et 1010₍₂₎ puisqu'il n'y a que 11 symboles à afficher], et fournissant en sortie 7 signaux qui permettront d'alimenter les segments de l'afficheur. Les entrées s'appellent **E1** à **E4**, E1 étant le bit de poids faible. Les sorties s'appelle **Sa, Sb, Sc, Sd, Se, Sf, et Sg**, et alimentent respectivement les segments **a** à **g** de l'afficheur.

Remarque importante : parmi les 16 combinaisons possibles des 4 entrées du décodeur, seuls les 11 codes du tableau ci-dessous seront utilisés. Les 5 autres combinaisons n'apparaîtront **jamais** à l'entrée de notre décodeur.

Symbole du décodeur à fabriquer :



Rappel du repérage des segments d'un afficheur 7 segments :



Affichage des symboles sur l'afficheur 7 segments, en fonction de l'état des entrées :

Entrées du décodeur	E1	0	1	0	1	0	1	0	1	0	1	0
	E2	0	0	1	1	0	0	1	1	0	0	1
	E3	0	0	0	0	1	1	1	1	0	0	0
	E4	0	0	0	0	0	0	0	0	1	1	1
Symbole affiché		0	1	2	3	F	G	H	o	=	°	≡

0 1 2 3 F G H o = ° ≡

Complétez la table de vérité ci-dessous du décodeur, puis recherchez, en utilisant les tableaux de Karnaugh, les équations simplifiées des 7 sorties du décodeur, en fonction des entrées E1 à E4.

Table de vérité du décodeur :

E4	E3	E2	E1	Sa	Sb	Sc	Sd	Se	Sf	Sg	Symbole Affiché :
0	0	0	0	1	1	1	1	1	1	0	0
0	0	0	1	0	1	1	0	0	0	0	1
0	0	1	0	1	1	0	1	1	0	1	2
0	0	1	1	1	1	1	1	0	0	1	3
0	1	0	0	1	0	0	0	1	1	1	F
0	1	0	1	1	0	1	1	1	1	0	G
0	1	1	0	0	1	1	0	1	1	1	H
0	1	1	1	0	0	1	1	1	0	1	o
1	0	0	0	0	0	0	1	0	0	1	=
1	0	0	1	1	1	0	0	0	1	1	°
1	0	1	0	1	0	0	1	0	0	1	≡
1	0	1	1	X	X	X	X	X	X	X	Pas utilisé
1	1	0	0	X	X	X	X	X	X	X	Pas utilisé
1	1	0	1	X	X	X	X	X	X	X	Pas utilisé
1	1	1	0	X	X	X	X	X	X	X	Pas utilisé
1	1	1	1	X	X	X	X	X	X	X	Pas utilisé

Equations simplifiées de chaque sortie :

$$Sa = E_2 \oplus E_3 + E_1 \cdot E_4 + \overline{E_1} \cdot \overline{E_3} \cdot \overline{E_4}$$

$$Sb = \overline{E_3} \cdot (E_1 + \overline{E_4}) + \overline{E_1} \cdot E_2 \cdot \overline{E_4}$$

$$Sc = \overline{E_4} \cdot (E_1 + \overline{E_2} \cdot \overline{E_3}) + E_2 \cdot E_3$$

$$Sd = 2 \text{ solutions équivalentes : } \overline{E_1} \oplus \overline{E_3} + \begin{cases} E_2 \cdot E_1 \\ E_2 \cdot \overline{E_3} \end{cases}$$

$$Se = E_3 + \overline{E_1} \cdot \overline{E_4}$$

$$Sf = E_3 \cdot (\overline{E_1} + \overline{E_2}) + E_1 \cdot E_4 + \overline{E_1} \cdot \overline{E_2} \cdot \overline{E_4}$$

$$Sg = E_2 + E_4 + \overline{E_1} \cdot E_3$$

Logigramme à 24 ports multiplés sous Protéus le 05-01-2010
 donc une seule porte NON: $\overline{E_1}$

Tableaux de Karnaugh des sorties du décodeur 7 segments

Sortie	E1	0	0	1	1
Sa	E2	0	1	1	0
E3	E4				
0	0	1	1	1	0
0	1	0	1	X	1
1	1	X	X	X	X
1	0	1	0	1	1

Sortie	E1	0	0	1	1
Sb	E2	0	1	1	0
E3	E4				
0	0	1	1	1	1
0	1	0	0	X	1
1	1	X	X	X	X
1	0	0	1	0	0

$$\begin{aligned}
 S_a &= \overline{E_1} \overline{E_3} \overline{E_4} + E_2 \overline{E_3} + E_1 E_4 + \overline{E_2} \cdot E_3 \\
 &= E_2 \oplus E_3 + E_1 E_4 + \overline{E_1} \overline{E_3} \overline{E_4} \\
 &= \dots
 \end{aligned}$$

$$\begin{aligned}
 S_b &= \overline{E_3} \overline{E_4} + E_1 \overline{E_3} + \overline{E_1} E_2 \overline{E_4} \\
 &= \dots \\
 &= \dots
 \end{aligned}$$

Sortie	E1	0	0	1	1
Sc	E2	0	1	1	0
E3	E4				
0	0	1	0	1	1
0	1	0	0	X	0
1	1	X	X	X	X
1	0	0	1	1	1

Sortie	E1	0	0	1	1
Sd	E2	0	1	1	0
E3	E4				
0	0	1	1	1	0
0	1	1	1	X	0
1	1	X	X	X	X
1	0	0	0	1	1

$$\begin{aligned}
 S_c &= \overline{E_3} E_2 + \overline{E_4} E_1 + \overline{E_2} \overline{E_3} \overline{E_4} \\
 &= \dots \\
 &= \dots
 \end{aligned}$$

$$\begin{aligned}
 S_d &= \overline{E_1} \overline{E_3} + E_2 \overline{E_3} + E_1 E_3 \\
 &= 2 \text{ solutions:} \\
 &= \overline{E_1} \oplus E_3 + \begin{matrix} \nearrow E_2 \cdot \overline{E_3} \\ \searrow E_2 \cdot E_1 \end{matrix}
 \end{aligned}$$

Sortie	E1	0	0	1	1
Se	E2	0	1	1	0
E3	E4				
0	0	1	1	0	0
0	1	0	0	X	0
1	1	X	X	X	X
1	0	1	1	1	1

Sortie	E1	0	0	1	1
Sf	E2	0	1	1	0
E3	E4				
0	0	1	0	0	0
0	1	0	0	X	1
1	1	X	X	X	X
1	0	1	1	0	1

Se = $E_3 + \overline{E_1} \cdot \overline{E_4}$

=

=

Sf = $E_3 \cdot (\overline{E_1} + \overline{E_2}) + E_1 \cdot E_4 + \overline{E_1} \overline{E_2} \overline{E_4}$

=

=

Sortie	E1	0	0	1	1
Sg	E2	0	1	1	0
E3	E4				
0	0	0	1	1	0
0	1	1	1	X	1
1	1	X	X	X	X
1	0	1	1	1	0

Symbol Affiché	E1	0	0	1	1
	E2	0	1	1	0
E3	E4				
0	0	0	2	3	1
0	1	=	≡	<	°
1	1	<	<	<	<
1	0	F	H	0	G

Sg = $E_2 + E_4 + \overline{E_1} \cdot E_3$

=

=

=

=

=

Tableaux de Karnaugh des sorties du décodeur 7 segments

Sortie	E1	0	0	1	1
Sa	E2	0	1	1	0
E3	E4				
0	0	1	1	1	0
0	1	0	1	0	1
1	1	0	0	0	0
1	0	1	0	0	1

Sortie	E1	0	0	1	1
Sb	E2	0	1	1	0
E3	E4				
0	0	1	1	1	1
0	1	0	0	0	1
1	1	0	0	0	0
1	0	0	1	0	0

$$\begin{aligned}
 S_a &= E_2 \cdot \bar{E}_3 + E_1 \cdot E_4 + E_3 \cdot \bar{E}_2 \\
 &= \dots + \bar{E}_1 \cdot \bar{E}_3 \cdot \bar{E}_4 \\
 &= \dots
 \end{aligned}$$

$$\begin{aligned}
 S_b &= \bar{E}_3 \bar{E}_4 + E_1 \bar{E}_3 + \bar{E}_1 E_2 E_4 \\
 &= \dots \\
 &= \dots
 \end{aligned}$$

Sortie	E1	0	0	1	1
Sc	E2	0	1	1	0
E3	E4				
0	0	0	0	1	1
0	1	0	0	0	0
1	1	0	0	0	0
1	0	0	1	1	1

Sortie	E1	0	0	1	1
Sd	E2	0	1	1	0
E3	E4				
0	0	1	1	1	0
0	1	1	1	0	0
1	1	0	0	0	0
1	0	0	0	1	1

$$\begin{aligned}
 S_c &= E_2 \cdot E_3 + E_1 \bar{E}_4 + \bar{E}_3 \bar{E}_4 \bar{E}_2 \\
 &= \dots \\
 &= \dots
 \end{aligned}$$

$$\begin{aligned}
 S_d &= \bar{E}_1 \bar{E}_3 + E_2 \bar{E}_3 + E_1 \cdot E_3 \\
 &= \bar{E}_1 \oplus E_3 + E_2 \cdot \bar{E}_3 \\
 &= \text{ou bien } + E_2 \cdot E_1
 \end{aligned}$$

11 SYMBOLES DONT ≡

Sortie	E1	0	0	1	1
Se	E2	0	1	1	0
E3	E4				
0	0	1	1	0	0
0	1	0	0	φ	0
1	1	φ	φ	φ	φ
1	0	1	1	1	1

Sortie	E1	0	0	1	1
Sf	E2	0	1	1	0
E3	E4				
0	0	1	0	0	0
0	1	0	0	φ	1
1	1	φ	φ	φ	φ
1	0	φ	1	0	1

Se = $E_3 + \overline{E_1} \cdot \overline{E_4}$

=

=

Sf = $E_1 \cdot E_4 + \overline{E_1} \cdot E_3 + \overline{E_2} \cdot E_3$

+ $\overline{E_1} \cdot \overline{E_2} \cdot E_4$

=

=

Sortie	E1	0	0	1	1
Sg	E2	0	1	1	0
E3	E4				
0	0	0	1	1	0
0	1	1	1	φ	1
1	1	φ	φ	φ	φ
1	0	1	1	1	0

...	E1	0	0	1	1
...	E2	0	1	1	0
E3	E4				
0	0	0	2	3	1
0	1	=	≡	φ	0
1	1	φ	φ	φ	φ
1	0	F	H	0	G

Sg = $E_2 + E_4 + \overline{E_1} \cdot E_3$

=

=

=

=

=

Retrouvez d'autres cours sur le site ressource

www.gecif.net

Téléchargez librement sur Gecif.net :

- ✍ **des cours et des TP de Génie Electrique**
- ✍ **des exercices et des évaluations avec corrections**
- ✍ **des ressources Automgen, ISIS Proteus et Flowcode**
- ✍ **des QCM pour réviser les cours et vous entraîner**
- ✍ **des logiciels d'électronique pour les installer chez vous**
- ✍ **des dossiers techniques de systèmes originaux**
- ✍ **des fiches pratiques sur tous les domaines des sciences de l'ingénieur**
- ✍ **des sujets de BAC**
- ✍ **et bien plus encore sur Gecif.net !**